

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Магнитогорский государственный технический университет
им. Г. И. Носова»
Многопрофильный колледж



РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ
ОПЦ.02 Архитектура аппаратных средств
Профессиональный цикл
программы подготовки специалистов среднего звена
специальности 09.02.07 Информационные системы и программирование

Квалификация: Разработчик веб и мультимедийных приложений

Форма обучения очная
на базе основного общего образования

Магнитогорск, 2023

Рабочая программа учебной дисциплины «Архитектура аппаратных систем» разработана на основе: ФГОС по специальности среднего профессионального образования 09.02.07 Информационные системы и программирование, утвержденного приказом Министерства образования и науки Российской Федерации от «09» декабря 2015 г. №1547.

Организация-разработчик: ФГБОУ ВО «Магнитогорский государственный технический университет им. Г.И. Носова» Многопрофильный колледж

Разработчик:

преподаватель МпК ФГБОУ ВО «МГТУ им. Г.И. Носова» /  /
Александрович Андре

преподаватель МпК ФГБОУ ВО «МГТУ им. Г.И. Носова» /  / Марина Анатольевна
Путилина

ОДОБРЕНО

Предметной -цикловой комиссией
«Информатики и вычислительной
техники»

Председатель  /Т.Б.Ремез
Протокол № 6 от 25.01.2023

Методической комиссией МпК

Протокол № 4 от 08.02.2023

Рецензент: доцент кафедры «Вычислительная техника и программирование» ФГБОУ ВО «МГТУ им. Г.И. Носова», к.т.н., доцент

 / Александр Николаевич К...

СОДЕРЖАНИЕ

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ		с т р · 4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	7	
3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	13	
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	15	
ПРИЛОЖЕНИЕ 1	19	
ПРИЛОЖЕНИЕ 2	20	
ПРИЛОЖЕНИЕ 3	22	
ЛИСТ РЕГИСТРАЦИИ ИЗМЕНЕНИЙ И ДОПОЛНЕНИЙ	24	

1 ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

1.1 Область применения программы

Рабочая программа учебной дисциплины «Архитектура аппаратных средств» является частью программы подготовки специалистов среднего звена по специальности 09.02.07 Информационные системы и программирование. Рабочая программа составлена для очной формы обучения.

1.2 Место дисциплины в структуре программы подготовки специалистов среднего звена

Учебная дисциплина «Архитектура аппаратных средств» относится к общепрофессиональному учебному циклу.

Освоению учебной дисциплины предшествует изучение учебных дисциплин

ПД.01 Математика

ПД.02 Информатика

Дисциплина «Архитектура аппаратных средств» является предшествующей для изучения следующих учебных дисциплин, профессиональных модулей:

ЕН.02 Дискретная математика с элементами математической логики,

ПМ.05 Проектирование и разработка информационных систем.

1.3 Цель и планируемые результаты освоения дисциплины:

Содержание дисциплины ориентировано на подготовку обучающихся к освоению профессиональных модулей программы подготовки специалистов среднего звена по специальности и овладению следующими профессиональными и общими компетенциями:

ПК 5.1 Собирать исходные данные для разработки проектной документации на информационную систему.

ПК 5.5 Осуществлять тестирование информационной системы на этапе опытной эксплуатации с фиксацией выявленных ошибок кодирования в разрабатываемых модулях информационной системы.

ОК 1. Выбирать способы решения задач профессиональной деятельности, применительно различным контекстам.

ОК 2. Использовать современные средства поиска, анализа и интерпретации информации и информационные технологии для выполнения задач профессиональной направленности.

ОК 4. Эффективно взаимодействовать и работать в коллективе и команде.

ОК 5. Осуществлять устную и письменную коммуникацию на государственном языке Российской Федерации с учетом особенностей социального и культурного контекста.

ОК 9. Пользоваться профессиональной документацией на государственном и иностранном языках.

<i>Код ПК/ ОК</i>	<i>Умения</i>	<i>Знания</i>
ПК 5.1 ОК 01 ОК 02 ОК 09	У2. Подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; У3. производить установку и настройку программного обеспечения компьютерных систем;	34. основных логических блоков компьютерных систем; 35. процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения

	Уо 01.01 распознавать задачу и/или проблему в профессиональном и/или социальном контексте Уо 01.03 определять этапы решения задачи Уо 01.04 выявлять и эффективно искать информацию, необходимую для решения задачи и/или проблемы Уо 02.07 применять средства информационных технологий для решения профессиональных задач; Уо 02.08 использовать современное программное обеспечение; Уо 02.09 использовать различные цифровые средства для решения профессиональных задач; Уо 09.04 кратко обосновывать и объяснять свои действия (текущие и планируемые); Уо 09.05 писать простые связные сообщения на знакомые или интересующие профессиональные темы; Уо 09.06 читать, понимать и находить необходимые технические данные и инструкции в руководствах в любом доступном формате	компьютерных систем; 36. основные принципы управления ресурсами и организации доступа к этим ресурсам; Зо 01.01 актуальный профессиональный и социальный контекст, в котором приходится работать и жить Зо 01.03 алгоритмы выполнения работ в профессиональной и смежных областях Зо 02.02 приемы структурирования информации; Зо 02.03 формат оформления результатов поиска информации; Зо 09.05 правила чтения текстов профессиональной направленности; Зо 09.06 типы и назначение технической документации, включая руководства и рисунки в любом доступном формате
--	--	--

ПК 5.5 ОК 04 ОК 05	У1. получать информацию о параметрах компьютерной системы; Уо 04.02 взаимодействовать с коллегами, руководством, клиентами в ходе профессиональной деятельности; Уо 04.03 эффективно работать в команде; Уо 05.01 грамотно излагать свои мысли и оформлять документы по профессиональной тематике на государственном языке; Уо 05.02 проявлять толерантность в рабочем коллективе;	31. базовые понятия и основные принципы построения архитектур вычислительных систем; 32. типы вычислительных систем и их архитектурные особенности; 33. организацию и принцип работы; Зо 04.01 психологические основы деятельности коллектива, психологические особенности личности; Зо 04.02 основы проектной деятельности Зо 05.01 особенности социального и культурного контекста; Зо 05.02 правила оформления документов и построения устных сообщений;
-----------------------------------	---	--

2 СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1 Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем часов
Объем образовательной программы учебной дисциплины	70
в т.ч. в форме практической подготовки	26
Обязательная аудиторная учебная нагрузка (всего)	48
в том числе:	
лекции, уроки	18
практические занятия	4
лабораторные занятия	26
курсовая работа (проект)	Не предусмотрено
Самостоятельная работа	4
Промежуточная аттестация	18
Форма промежуточной аттестации - <i>экзамен</i>	

2.2 Тематический план и содержание учебной дисциплины «Архитектура аппаратных средств»

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем, акад. ч / в том числе в форме практической подготовки, акад.ч.	Код ОК/ПК	Коды осваиваемых элементов компетенций
1	2	3		4
Раздел 1. Вычислительные приборы и устройства		6/0		
Тема 1.1 Классы вычислительных машин	Содержание учебного материала	6/0		
	История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по поколениям, назначению, по размерам и функциональным возможностям	2	ПК 5.5 ОК 04	У1,31,32,33 Уо04.02, Уо04.03 Зо04.02, Зо05.02
	Самостоятельная работа обучающихся	4		
	Работа с дополнительными источниками и литературой, поиск информации и составление конспекта «Архитектура Фон Неймана»	4		
Раздел 2. Архитектура и принципы работы основных логических блоков системы		32/20		
Тема 2.1 Логические основы ЭВМ, элементы и узлы	Содержание учебного материала	14/8		
	Представление чисел в памяти ЭВМ. Базовые логические операции и схемы: конъюнкция, дизъюнкция, отрицание. Таблицы истинности. Схемные логические элементы: регистры, триггеры, сумматоры, мультиплексор, демультиплексор, шифратор, дешифратор, компаратор.	2/0	ПК 5.1, ОК01,	У2,У3,34,35,36 Уо01.03,Уо01.03 Зо01.01,Зо01.03
	В том числе практических и лабораторных занятий	12/8		
	Практическое занятие 1. Решение арифметических и логических задач	4/0	ПК 5.1 ОК02	У2,У3,34,35,36 Уо02.07,Уо02.08,

				3o02.02,3o02.03
	Лабораторная работа 1 Моделирование логических элементов	2/2	ПК 5.1 OK01	У2,У3,34,35,36 Уo01.03,Уo01.03 3o01.01,3o01.03
	Лабораторное занятие 2 Моделирование триггеров	2/2	ПК 4.1 OK01	У2,У3,34,35,36 Уo01.03,Уo01.03 3o01.01,3o01.03
	Лабораторное занятие 3 Моделирование регистров	2/2	ПК 5.1 OK01	У2,У3,34,35,36 Уo01.03,Уo01.03 3o01.01,3o01.03
	Лабораторное занятие 4 Моделирование счетчиков	2/2	ПК5.1 OK01	У2,У3,34,35,36 Уo01.03,Уo01.03 3o01.01,3o01.03
Тема 2.2 Принципы организации ЭВМ	Содержание учебного материала	2/0		
	Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Простейшие типы Магистрально-модульный принцип организации ЭВМ. Классификация параллельных компьютеров. Классификация архитектур вычислительных систем: классическая архитектура, классификация Флинна	2/0	ПК5.5 OK05	У1,31,32,33 Уo05.01,Уo05.02 3o05.01,3o05.02
Тема 2.3 Классификация и типовая структура микропроцессоров	Содержание учебного материала	2/0		
	Организация работы и функционирование процессора. Микропроцессоры типа CISC, RISC, MISC. Характеристики и структура микропроцессора. Устройство управления, арифметико-логическое устройство, микропроцессорная память: назначение, упрощённые функциональные схемы.	2/0	ПК 5.5 OK02	У2,У3,34,35,36 Уo02.07,Уo02.08, 3o02.02,3o02.03
Тема 2.4 Технологии повышения производительности процессоров	Содержание учебного материала	6/4		
	Системы команд процессора. Регистры процессора: сущность, назначение, типы. Параллелизм вычислений. Конвейеризация вычислений. Суперскаляризация. Матричные и векторные процессоры. Динамическое исполнение.	2/0	ПК 5.1 OK09	У2,У3,34,35,36 Уo09.05,Уo09.06, 3o09.05,3o09.06

	Технология Hyper- Threading. Режимы работы процессора: характеристики реального, защищённого и виртуального реального.			
	В том числе практических и лабораторных занятий	4/4		
	Лабораторное занятие 5 Моделирование счетчиков Системы команд процессора. Модель учебной ЭВМ.	2/2	ПК 5.1 ОК02,ОК09	У2,У3,34,35,36 Уо02.07,Уо02.08, 3о02.02,3о02.03 Уо09.05,Уо09.06, 3о09.05,3о09.06
	Лабораторное занятие 6 Моделирование счетчиков Компиляция и запуск программ в машинных кодах.	2/2	ПК 5.1 ОК02,ОК09	У2,У3,34,35,36 Уо02.07,Уо02.08, 3о02.02,3о02.03 Уо09.05,Уо09.06, 3о09.05,3о09.06
Тема 2.5 Компоненты системного блока	Содержание учебного материала	8/6		
	Системные платы. Виды, характеристики, форм-факторы. Типы интерфейсов. Принцип организации интерфейсов. Основные шины расширения, принцип построения шин, характеристики, параметры. Корпуса ПК. Виды, характеристики, форм-факторы. Блоки питания. Виды, характеристики, форм-факторы. Прямой доступ к памяти. Прерывания. Драйверы. Спецификация P&P	2/0	ПК 5.1 ОК02	У2,У3,34,35,36 Уо02.07,Уо02.08, 3о02.02,3о02.03
	В том числе практических и лабораторных занятий	6/6		
	Лабораторное занятие 7 Сборка, установка, подключение комплектующих в корпус ПК	2/2	ПК5.5 ОК05	У1,31,32,33 Уо05.01,Уо05.02 3о05.01,3о05.02
	Лабораторное занятие 8 Установка конфигурации системы при помощи утилиты CMOS Setup	2/2	ПК5.5 ОК05	У1,31,32,33 Уо05.01,Уо05.02 3о05.01,3о05.02
	Лабораторное занятие 9 Сбор информации об установленном процессоре. Тестирование процессора на производительность и отказоустойчивость	2/2	ПК5.5 ОК05	У1,31,32,33 Уо05.01,Уо05.02 3о05.01,3о05.02
Тема 2.6	Содержание учебного материала	4/2		

Запоминающие устройства ЭВМ	Виды памяти в технических средствах информатизации: постоянная, переменная, внутренняя, внешняя. Принципы хранения информации. Накопители на жёстких магнитных дисках. Приводы CD (ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW)	2/0		У2,У3,34,35,36 Уо09.05,Уо09.06, 3о09.05,3о09.06
	В том числе практических и лабораторных занятий			
	Лабораторное занятие 10 Тестирование оперативной памяти. Тестирование НЖМД.	2/2	ПК 5.5 ОК09	У2,У3,34,35,36 Уо09.05,Уо09.06, 3о09.05,3о09.06
Раздел 3. Периферийные устройства		10/6		
Тема 3.1 Периферийные устройства вычислительной техники	Содержание учебного материала	8/6		
	Мониторы и видеоадаптеры. Устройство, принцип действия, подключение. Проекционные аппараты. Системы обработки и Воспроизведения аудиоинформации. Принтеры. Устройство, принцип действия, подключение. Сканеры. Устройство, принцип действия, подключение. Клавиатура. «Мышь». Устройство, принцип действия, подключение	2/0	ПК 5.5 ОК 04	У1,31,32,33 Уо04.02, Уо04.03 3о04.02, 3о05.02
	В том числе практических и лабораторных занятий	6/6		
	Лабораторное занятие 11 Конструкция, подключение и установка видеоадаптера. Тест монитора	2/2	ПК 5.5 ОК 04 ОК09	У1,31,32,33 Уо04.02, Уо04.03 3о04.02, 3о05.02 Уо09.05,Уо09.06, 3о09.05,3о09.06
	Лабораторное занятие 12 Конструкция, подключение и установка принтера.	2/2	ПК 5.5 ОК 04 ОК09	У1,31,32,33 Уо04.02, Уо04.03 3о04.02, 3о05.02 Уо09.05,Уо09.06, 3о09.05,3о09.06
	Лабораторное занятие 13 Конструкция, подключение и установка сканера	2/2	ПК 5.5 ОК 04 ОК09	У1,31,32,33 Уо04.02, Уо04.03 3о04.02, 3о05.02

				Уо09.05, Уо09.06, Зо09.05, Зо09.06
Тема 3.2 Нестандартные периферийные устройства	Содержание учебного материала	2/0		
	Нестандартные периферийные устройства: манипуляторы (джойстик, трекбол), дигитайзер, мониторы	2/0	ПК 5.5 ОК 04	У1,31,32,33 Уо04.02, Уо04.03 Зо04.02, Зо05.02
Промежуточная аттестация		18		
Всего:		70/26		

3 УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1 Материально-техническое обеспечение

Для реализации программы учебной дисциплины предусмотрены следующие специальные помещения и оснащение:

Тип и наименование специального помещения	Оснащение специального помещения
лаборатория Вычислительной техники, архитектуры персонального компьютера и периферийных устройств	Учебная аудитория для проведения учебных занятий, практических и лабораторных занятий, для групповых и индивидуальных консультаций, для текущего контроля и промежуточной аттестации, для самостоятельной работы. Рабочее место преподавателя: персональный компьютер, ноутбук, принтер; рабочие места обучающихся, доска учебная, учебная мебель; Модель: учебное пособие: Архитектура системного блока, периферийное оборудование для производства сборки, разборки и сервисного обслуживания оргтехники; Персональные компьютеры; Сканер Плоттер Design Jet 110 plus, Стенд-тренажер "Персональный компьютер"; Стенд-тренажер LCD монитор
Помещение для самостоятельной работы обучающихся	Персональные компьютеры с пакетом MS Office, выходом в Интернет и с доступом в электронную информационно-образовательную среду университета

3.2 Учебно-методическое и информационное обеспечение реализации программы

Основные источники:

1. Колдаев, В. Д. Архитектура ЭВМ [Электронный ресурс] : учебное пособие / В. Д. Колдаев, С. А. Лупин. — Москва : ИД «ФОРУМ» : ИНФРА-М, 2021. — 383 с. — (Среднее профессиональное образование). - Режим доступа: <https://znanium.com/read?id=360284> – Загл. с экрана.
2. Максимов, Н. В. Архитектура ЭВМ и вычислительных систем [Электронный ресурс] : учебник / Н. В. Максимов, Т. Л. Партыка, И. И. Попов. — 5-е изд., перераб. и доп. — Москва : ФОРУМ : ИНФРА-М, 2022. - 511 с. - (Среднее профессиональное образование). - ISBN 978-5-00091-511-0 (ФОРУМ) ; ISBN 978-5-16-013573-1 (ИНФРА-М, print) ; ISBN 978-5-16-106243-2 (ИНФРА-М, online). - Режим доступа: <https://znanium.com/read?id=391794> – Загл. с экрана.

Дополнительные источники:

1. Степина, В. В. Архитектура ЭВМ и вычислительные системы : учебник / В.В. Степина. — Москва : КУРС: ИНФРА-М, 2021. — 384 с. — (Среднее профессиональное образование). - Режим доступа: <https://znanium.com/read?id=376775> – Загл. с экрана.
2. Шкелев, Е.И. Аппаратные средства вычислительной техники [Электронный ресурс] : учебное пособие / Е.И. Шкелев. - Москва: Вологда Инфра-Инженерия, 2023. - 292 с.: ISBN 978-5-9729-1307-7 - Режим доступа: <https://znanium.ru/read?id=432962> – Загл. с экрана.

Программное обеспечение:

MS Windows 7 (подписка Imagine Premium)
MS Office 2007
7 Zip
Multisim Education.

Интернет-ресурсы:

1. Интуит - национальный открытый университет [Электронный ресурс] Архитектура микропроцессоров <https://www.intuit.ru/studies/courses/604/460/info>, свободный.– Загл. с экрана. Яз. рус.

3.3 Учебно-методическое обеспечение самостоятельной работы обучающихся

Самостоятельная работа является обязательной для каждого обучающегося. Самостоятельная работа может осуществляться индивидуально или группами в зависимости от цели, объема, конкретной тематики самостоятельной работы, уровня сложности, уровня умений обучающихся.

Контроль результатов внеаудиторной самостоятельной работы осуществляется в пределах времени, отведенного на обязательные учебные занятия и внеаудиторную самостоятельную работу обучающихся по учебной дисциплине, проходит как в письменной, так и устной или смешанной форме, с представлением изделия или продукта самостоятельной деятельности.

В качестве форм и методов контроля внеаудиторной самостоятельной работы используются: проверка выполненной работы преподавателем, тестирование.

№	Наименование раздела/темы	Виды заданий для самостоятельной внеаудиторной работы
1	Тема 1.1 Классы вычислительных машин	Работа с дополнительными источниками и литературой, поиск информации и составление конспекта «Архитектура Фон Неймана» Цель: – познавательной деятельности, владение навыками получения необходимой информации из различных источников; – развитие способности студентов к обобщению, анализу, восприятию информации, аргументированно и ясно строить устную и письменную речь. Рекомендации по выполнению задания: 1. Изучить рекомендации по содержанию конспекта «Архитектура Фон Неймана» 2. Проанализировать принципы архитектуры. Перечислить их и описать. 3. Предоставить конспект на проверку Критерии оценки: – структура и логичность конспекта – обоснованность выбора ключевых слов – качество детализирующей информации – наличие элементов наглядности – своевременность сдачи

4 КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Контроль и оценка результатов освоения дисциплины осуществляется преподавателем в процессе текущего контроля и промежуточной аттестации.

4.1 Текущий контроль

№	Контролируемые разделы (темы) учебной дисциплины	Контролируемые результаты (умения, знания)	Наименование оценочного средства	Критерии оценки
1	Раздел 1 Вычислительные приборы и устройства Тема 1.1	У1,31,32,33 Уо04.02, Уо04.03 Зо04.02, Зо05.02	Тест	См. критерии оценки практической работы и критерии оценки теста
2	Раздел 2. Архитектура и принципы работы основных логических блоков системы Тема 2.1	У2,У3,34,35,36 Уо01.03,Уо01.03 Зо01.01,Зо01.03 У2,У3,34,35,36 Уо02.07,Уо02.08, Зо02.02,Зо02.03	Контрольная работа Практическая работа Лабораторные работы	См. критерии оценки практической работы и критерии оценки контрольной работы
3	Раздел 3. Периферийные устройства	У1,31,32,33 Уо04.02, Уо04.03 Зо04.02, Зо05.02 Уо09.05,Уо09.06, Зо09.05,Зо09.06	Лабораторные работы	См. критерии оценки практической работы

Критерии оценки теста

Процент результативности (правильных ответов)	Качественная оценка индивидуальных образовательных достижений	
	балл (отметка)	вербальный аналог
90 ÷ 100	5	отлично
80 ÷ 89	4	хорошо
70 ÷ 79	3	удовлетворительно
менее 70	2	не удовлетворительно

Критерии оценки выполнения практической работы

Оценка «**отлично**» выставляется, если выполнены все задания практического занятия, допущены 1-2 недочеты, исправленные по требованию преподавателя.

Оценка «**хорошо**» выставляется, если работа выполнена в полном объеме, допущены одна ошибка или более двух недочетов при выполнении задания, исправленные по замечанию преподавателя.

Оценка «**удовлетворительно**» выставляется, если задания выполнены не в полном объеме, допущены 1-2 ошибки при выполнении заданий, но продемонстрированы умения, достаточные для дальнейшего усвоения программного материала.

Оценка «**неудовлетворительно**» выставляется, если выполнено менее половины заданий, не продемонстрированы умения, достаточные для дальнейшего усвоения программного материала.

Критерии оценки контрольной работы

Оценка «**отлично**» выставляется, если теоретическое и практическое содержание темы освоено полностью, без пробелов, умения сформированы, все задания выполнены, допущено 1-2 недочета.

Оценка «**хорошо**» выставляется, если теоретическое и практическое содержание темы освоено полностью, без пробелов, все учебные задания выполнены, 1-2 задания выполнены с ошибками.

Оценка «**удовлетворительно**» выставляется, если теоретическое и практическое содержание темы освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, более половины учебных заданий выполнено, 1-2 из выполненных заданий содержат ошибки.

Оценка «**неудовлетворительно**» выставляется, если теоретическое и практическое содержание темы не освоено, необходимые умения не сформированы, выполнено менее половины заданий, решение содержит грубые ошибки.

4.2 Промежуточная аттестация

Промежуточная аттестация обучающихся осуществляется по завершении изучения дисциплины и позволяет определить качество и уровень ее освоения.

Форма промежуточной аттестации по дисциплине «Архитектура аппаратных средств» - экзамен.

Результаты обучения	Оценочные средства для промежуточной аттестации
34.35.36. Зо 01.01 Зо 01.03 Зо 02.02 Зо 02.03 Зо 09.05 Зо 09.06 31.32.33. Зо 04.01 Зо 04.02 Зо 05.01 Зо 05.02	Теоретические вопросы к экзамену 1. Системы счисления, измерение количества информации 2. Представление чисел в ЭВМ. Элементы двоичной арифметики 3. Базовые представления об архитектуре ЭВМ. Принципы фон Неймана 4. Логические узлы ЭВМ. Простейшие типы архитектур ЭВМ 5. Логические элементы: И, НЕ, ИЛИ 6. Логические схемы ЭВМ. Сумматор, шифратор, дешифратор 7. Логические схемы ЭВМ. Триггер, регистр 8. Типы триггеров 9. Типы регистров 10. Назначение и функционирование шин 11. Центральный процессор. Параметры процессора 12. Системная память. Организация оперативной памяти.

У2. У3. Уо 01.01 Уо 01.03 Уо 01.04 Уо 02.07 Уо 02. Уо 02. Уо 09.04Уо 09.05 Уо 09.06 У1. Уо 04.02 Уо 04.03 Уо 05. Уо 05.02	Примерные практические вопросы к экзамену 1. Соберите схему 2х разрядного регистра последовательного занесения кода. 2. Соберите схему с элементом «ИЛИ-НЕ» (4 входа), составьте таблицу истинности 3. Соберите схему с элементом «асинхронный RS-триггер», составьте таблицу истинности 4. Соберите схему с элементом «И» (4 входа), составьте таблицу истинности 5. Собрать системный блок ПК (использовать стенд) 6. В BIOS установить загрузку с компакт-диска 7. В BIOS найти и отключить контроллер жестких дисков 8. В BIOS показать, как отключается контроллер USB 9. Напечатать на матричном принтере пробную страницу 10. Отсканировать документ на планшетном сканере
	Критерии оценки «Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко. «Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками. «Удовлетворительно» - теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки. «Неудовлетворительно» - теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.

ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ, ВКЛЮЧАЯ АКТИВНЫЕ И ИНТЕРАКТИВНЫЕ МЕТОДЫ ОБУЧЕНИЯ

При проведении теоретических и практических/лабораторных занятий используются следующие педагогические технологии:

п/п	Название образовательной технологии (с указанием автора) / активные и интерактивные методы обучения	Цель использования образовательной технологии	Планируемый результат использования образовательной технологии	Описание порядка использования (алгоритм применения) технологии в практической профессиональной деятельности
	Лекция с заранее объявленными ошибками	Активизация внимания слушателей	Развить обучаемых анализировать профессиональные ситуации	Материал лекции представляется в виде нескольких подразделов, в конце каждого блока, обучающимся дается время, для того чтобы вспомнить, сколько их было.
	Традиционная технология обучения (Я.А. Коменский, и И.Ф. Гербарт)	Организация усвоения учащимися знаний, умений.	Формирование знаний, усвоенного знания.	На этапе объяснительно– иллюстративного метода.

ПЕРЕЧЕНЬ ПРАКТИЧЕСКИХ/ЛАБОРАТОРНЫХ ЗАНЯТИЙ

Разделы/темы	Темы практических/лабораторных занятий	Количество часов	в форме практической подготовки	Требования ФГОС СПО (уметь)
Раздел 2. АРХИТЕКТУРА И ПРИНЦИПЫ РАБОТЫ ОСНОВНЫХ ЛОГИЧЕСКИХ БЛОКОВ СИСТЕМЫ		24	20	
2.1 Логические Основы ЭВМ, элементы и узлы	Практическое занятие № 1 Решение арифметических и логических задач	4	0	У2,У3, Уо02.07,Уо02.08
	Лабораторное занятие № 1 Моделирование логических элементов	2	2	У2,У3, Уо01.03,Уо01.03
	Лабораторное занятие №2 Моделирование триггеров	2	2	У2,У3, Уо01.03,Уо01.03
	Лабораторное занятие № 3 Моделирование регистров	2	2	У2,У3, Уо01.03,Уо01.03
	Лабораторное занятие №4 Моделирование счетчиков	2	2	У2,У3, Уо01.03,Уо01.03
2.4 Технологии повышения производительности процессоров	Лабораторное занятие № 5 Системы команд процессора. Модель учебной ЭВМ	2	2	У2,У3, Уо02.07,Уо02.08 Уо09.05,Уо09.06
	Лабораторное занятие № 6 Компиляция и запуск программ в машинных кодах	2	2	У2,У3, Уо02.07,Уо02.08 Уо09.05,Уо09.06
2.5 Компоненты системного блока	Лабораторное занятие № 7 Сборка, установка, подключение комплектующих в корпус ПК	2	2	У1, Уо05.01,Уо05.02
	Лабораторное занятие № 8 Установка конфигурации системы при помощи утилиты CMOS Setup	2	2	У1, Уо05.01,Уо05.02
	Лабораторное занятие № 9 Сбор информации об установленном процессоре. Тестирование процессора на производительность и отказоустойчивость	2	2	У1, Уо05.01,Уо05.02
2.6 Запоминающие устройства ЭВМ	Лабораторное занятие № 10 Тестирование оперативной памяти. Тестирование НЖМД	2	2	У2,У3, Уо09.05,Уо09.06
Раздел 3. ПЕРИФЕРИЙНЫЕ УСТРОЙСТВА		6	6	
3.1 Периферийные устройства вычислительной техники	Лабораторная работа № 11 Конструкция, подключение и установка видеоадаптера. Тест монитора	2	2	У1, Уо04.02, Уо04.03 Уо09.05,Уо09.06
	Лабораторное занятие № 12	2	2	У1,

	Конструкция, подключение и ин- сталляция принтера			Уо04.02, Уо04.03 Уо09.05, Уо09.06
	Лабораторное занятие № 13 Конструкция, подключение и ин- сталляция сканера	2	2	У1, Уо04.02, Уо04.03 Уо09.05, Уо09.06
ИТОГО		30	26	

ОБРАЗОВАТЕЛЬНЫЙ МАРШРУТ

Контрольная точка	Контролируемые разделы (темы) учебной дисциплины	Контролируемые результаты	Оценочные средства	
№1	Раздел I. Вычислительные приборы и устройства	У1,31,32,33 Уо04.02, Уо04.03 Зо04.02, Зо05.02	Тест	1. Тест
№2	Раздел 2. Архитектура и принципы работы основных логических блоков системы	У2,У3,34,35,36 Уо01.03, Уо01.03 Зо01.01, Зо01.03 Уо02.07, Уо02.08, Зо02.02, Зо02.03 Уо01.03, Уо01.03 Зо01.01, Зо01.03 Уо05.01, Уо05.02 Зо05.01, Зо05.02 У2,У3,34,35,36 Уо02.07, Уо02.08, Зо02.02, Зо02.03 У2,У3,34,35,36 Уо09.05, Уо09.06, Зо09.05, Зо09.06	Контрольная работа №1	1. Тест 2. Лабораторные работы
№3	Раздел 3. Периферийные устройства	У1,31,32,33 Уо04.02, Уо04.03 Зо04.02, Зо05.02 Уо09.05, Уо09.06, Зо09.05, Зо09.06	Контрольная работа № 2	Тест

Промежу- точная атте- стация	Экзамен	У1,У2,У3 31,32,33,34, 35,36 Уо 04.02 Уо 04.03 Уо 05.01 Уо 05.02 Зо 04.01 Зо 04.02 Зо 05.01 Зо 05.02 Уо 01.01 Уо 01.03 Уо 01.04 Уо 02.07 Уо 02.08 Уо 02.09 Уо 09.04 Уо 09.05 Уо 09.06 Зо 01.01 Зо 01.03 Зо 02.02 Зо 02.03 Зо 09.05 Зо 09.06	Экзаменацио- нные билеты	1 Теоретические вопросы по содержанию курса 2. Типовые практические задания
---	----------------	---	-------------------------------------	---

ЛИСТ РЕГИСТРАЦИИ ИЗМЕНЕНИЙ И ДОПОЛНЕНИЙ

[illegible]